

Abbiamo mostrato che il seguente linguaggio non è decidibile:

$$A_{TM} = \{ \langle M, w \rangle : M \in TM \text{ e } M(w) = Acc \}$$

TEO L è decidibile sse L è
TURING-REC. e COTURING-REC.
(L è COTURING-REC. se $\overline{L}$ è
TURING-REC.)

COR Se L non è DECIDIBILE, allora
almeno uno tra L ed $\bar{L}$ non è
TURING-REC.

COR A_{TM} non è TURING-REC.

DIR (THM). ($\Rightarrow$) Se L è DECIDIBILE,
allora $\bar{L}$ è DECIDIBILE. Quindi anche
 $L, \bar{L}$ sono TURING-REC.

$\Leftarrow$ Data M_1, M_2 TM t.c. M_1 riconosce
 L e M_2 riconosce $\bar{L}$, costruisco M

che decide L . Allora: M simula
singoli passi di esecuzione di M_1, M_2
in parallelo, ad esempio meno 2 passi.
Se M_1 accetta, allora M accetta. Se
 M_2 accetta, allora M rifiuta.

$\forall x: x \in L$ oppure $x \in \bar{L}$ ovvero

$M(x) = Acc$ sse $x \in L$

e $M \bar{x}$ in ~~de~~ ~~work~~. ~~in~~

In Prolog wemo una tecnica per dimostrare
che altri linguaggi non sono DECIDIBILI

oppure RICONOSCIBILI: La riduzione.

Aumentiamo il modello delle TM aggiungendo
NASTRO DI OUTPUT. Questo è VLOB.

Diremo che una TM calcola una funzione
su un dato input se produce con input
 w sul nastro input e termina con $f(w)$
sul nastro output.

DEF $f : \Sigma^* \rightarrow \Sigma^*$ è CALCOLABILE
se $\exists$ TM M che calcola $f \forall w \in \Sigma^*$.

Esempio: le trasformazioni di Cook che
che abbiamo visto nelle scorsa lezione.

DEF (Mapping Reductions) - A è riducibile
a B ($A \leq_m B$)
se $\exists f: \Sigma^* \rightarrow \Sigma^*$ calcolabile tale
che $\forall w \in \Sigma^*$:

$w \in A$ se e solo $f(w) \in B$.

$\left(\begin{array}{l} w \in A \Rightarrow f(w) \in B \\ w \notin A \Rightarrow f(w) \notin B \end{array} \right)$

TEO Se $A \leq_m B$ e B DECIDIBILE,
allora A DECIDIBILE.

COR Se $A \leq_m B$ e A è INDICIDIBILE
allora B è INDICIDIBILE.

DIM (COR). Se B fosse DECIDIBILE allora
 A sarebbe DECIDIBILE per il Teorema 7.1

DIM (TEO). Sia M la TM che decide
 B e sia f la TM che calcola la
mapping reduction f da A a B .

Descrivere M' per A :

- Su input w calcola $f(w)$ usando F .
- Poi lancia M su $f(w)$ e accetta sse M accetta.

M' è descrittore per L - M lo è e F Termina
ma sempre. Inoltre:

$$M'(w) = Acc \quad \text{sse} \quad M(f(w)) = Acc$$

$$\text{SSC } f(w) \in B$$

$$\text{SSC } w \in A \quad \text{QED}$$

Apph lower: $\text{HALT}_{\text{TM}} = \{ \langle M, w \rangle : M \in \text{TM} \text{ and } M(w) \neq \text{loop} \}$

is UNDECIDIBLE. Lo show most to exhibit
 the mapping reduction $A_{\text{TM}} \leq_m \text{HALT}_{\text{TM}}$
 Devo exhibit the $f: \Sigma^* \rightarrow \Sigma^*$ calc
 take the $\forall$ input

$\langle M, w \rangle \in A_{TM}$ sse

$f(\langle M, w \rangle) \in HALT_{TM}$

Definisci la seguente f :

- Su input $\langle M, w \rangle$.

- Definisci una TM M' : Su input

x esegue $M(x)$. Se $M(x) = Acc$,

allora $M'(x) = Acc$. Altrimenti

$M'(x) = Loop$ (move head to the right
e DX).

- Output $\langle M', w \rangle$.

la funzione f è calcolabile ($\exists TM$
 F che la calcola per ogni input).

Convergenza: ($\Rightarrow$) $Suc \langle M, w \rangle \in A_{TM}$.

Cosa posso dire di $\langle M', w \rangle$? Che termina
perché $M'(w) = M(w) = Acc$. Ovvero

$\langle M', w \rangle \in HALT_{TM}$.

($\Leftarrow$) $Suc \langle M, w \rangle \notin A_{TM}$. Allora

$M(w) = REJ$ o $LOOP$. In questo

Caso $M'(w) = \text{loop}$ (se $M(w) = \text{RES}$, $M'(w)$ make sempre a DX).

ovvero $\langle M', w \rangle \notin \text{HALT}_{TM}$. $\square$

Altro esempio:

$$E_{TM} = \{ \langle M \rangle : M \in TM, L(M) = \emptyset \}$$

$\overline{E}$ INDICIDIBILE.

Facciamo la mapping reduction di complemento.
mento. $\overline{E_{TM}}$. Ovvero, $A_{TM} \leq_m \overline{E_{TM}}$.

Definisco $f: \Sigma^* \rightarrow \Sigma^*$ t.c.

$\langle M, w \rangle \in A_{TM}$ s.s. $\perp$

$f(\langle M, w \rangle) \notin \overline{E_{TM}}$

to function f :

- Defo $\langle M, w \rangle$ refuses a an output

$\langle M' \rangle$. take the:

- M' s.t. x , s.t. $x \neq w$ refuse

- s.t. $x = w$, simulate M s.t. w

e. exactly s.s. M accept w .

$\bar{x}$ CALCOLABILE.

$(\Rightarrow)$ $\langle M, w \rangle \in A_{TM}$, costruiamo M' .

Se $x \neq w$, rifiuta x . Ma se $x = w$ lancia $M(w)$; ovvero M' accetta w .

Ovvero, $L(M') \neq \emptyset$ e quindi

$\langle M' \rangle \in \overline{E_{TM}}$.

$(\Leftarrow)$ $\langle M, w \rangle \notin A_{TM}$. Costruiamo M' .

Se $x \neq w$, rifiuta; se $x = w$, $\underline{M'(x)}$ rifiuta o loop. Ovvero $\langle M' \rangle \notin \overline{E_{TM}}$.

perché $L(M') = \emptyset$. ~~✗~~

Altro esempio:

$$REG_{TM} = \{ \langle M \rangle : M \in TM$$

$$L(M) \in REG \}.$$

$\bar{e}$ INDIVIDUALE.

Mapping reduction $A_{TM} \leq_m REG_{TM}$.

La funzione $f(\langle M, w \rangle)$ restituisce

$\langle M' \rangle$.

la TM M' : $\nearrow$ per ogni $n \geq 0$

— Se x , se $x = 0^n 1^n$ accetta

— Se $x \neq 0^n 1^n$, simula M su w
e accetta x se $M(w) = Acc$.

$(\Rightarrow)$ Se $\langle M, w \rangle \in A_{TM}$. Allora $M(w)$
 $= Acc$, $L(M') = ? = \Sigma^* \cup \Sigma^*$

$\bar{e}$ regolare. Ovvero $\langle M' \rangle \in REG_{TM}$.

$(\Leftarrow)$ Se $\langle M, w \rangle \notin A_{TM}$. Allora $M(w)$
 $= REJ$ o Loop.

Alors $L(M') = \{0^m 1^n : m \geq 0\}$.

Par conséquent $\langle M' \rangle \notin \text{RE}$. ~~RE~~